

Gespecialiseerd in de ontwikkeling van
Elektronica & Embedded software



Techlayer

Techlayer gevestigd in Melderslo (regio Eindhoven-Nijmegen-Venlo) is een jong ingenieursbureau met op dit moment twee multidisciplinaire, professionele engineers.

Door de opgebouwde werkervaring en gestructureerde werkwijze realiseert Techlayer ontwerpen van een hoge technische kwaliteit en met veel aandacht voor het eindproduct in alle fases van het ontwerpproces.

Bij Techlayer gaat het om het eindresultaat. Tijdens het ontwerpproces is Techlayer gericht op details en degelijkheid van het te ontwikkelen product. Door lage overheadkosten, kunnen scherpe tarieven geboden worden, wat voor u als klant interessant is.

Netwerk

Techlayer beschikt over een netwerk van specialisten in verschillende disciplines. Zo kunnen ook grote opdrachten binnen een korte termijn uitgevoerd worden.

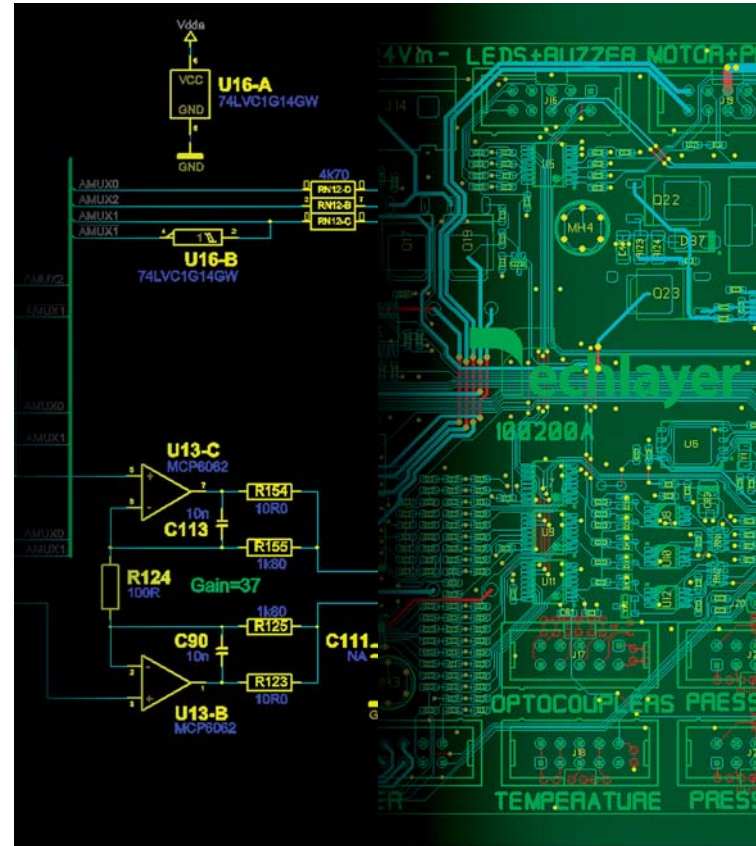
Duurzaamheid

Elektronica en software moeten zorgvuldig ingepast zijn in de context van gebruiksgemak, updates en onderhoud.

Duurzame elektronica kan de snelle veranderingen in de tijd aan door een flexibele opzet en geïntegreerde techniek.

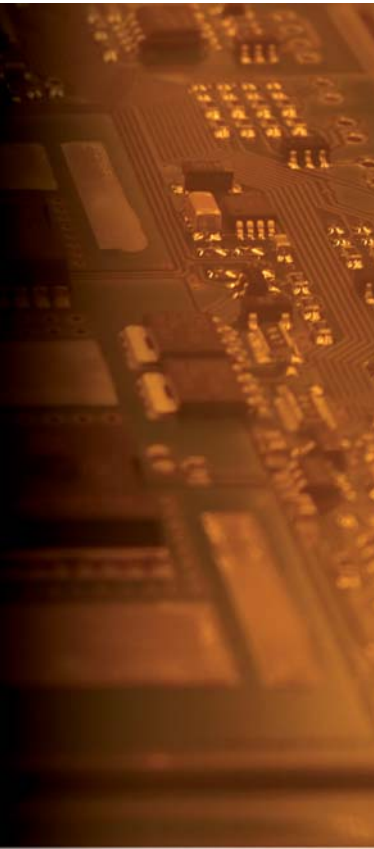
Visie

- Langdurige persoonlijke relatie opbouwen met klanten
- Intensieve samenwerking
- Goed doordachte ontwerpen
- Kostenefficiënt werken met lage overhead
- Doelgericht



Schema ontwerp

PCB lay-out



```
sealerusb.c 22
// MAX USBUDEV: this may change due settings
282 extern const u16 CvarShortname[]; // var1
283 #define MAX_CLINE 512
284 #define SET_COLUMN_NAME_SET "Variable;Value;toa
285 #define SET_COLUMN_NAME_MES "Variable;Value\n"
286 static BusAction VarUSBSaveSettings( pSealerusb p
287 {
288     BusAction rc;
289     Svinfo vi; Evar vmax;
290     UINT out;
291     char *pc;
292     char * const buf = (char*)CACHE_BUFFER;
293
294     rc = f_open( &usb->file, fname, FA_WRITE | FILE
295     if( !rc )
296     {
297         rc = saveAll
298             ? f_write( &usb->file, SET_COLUMN_NAME
299               : f_write( &usb->file, SET_COLUMN_NAME
300         }
301     }
302
303     #if SEALER == ROTARY
304     vmax = v[MODULE_NETCOM] ? NVARS : NC_HMVER;
305     #else
306     vmax = NVARS;
307     #endif
308     #endif
309     for( vi.vnr=0; !rc && vi.vnr<vmax; vi.vnr++ )
310     {
311         WMDT_Feed();
312         if( !itxtGetLen( vi.vnr, LANG_VAR_NAMES ) )
313             continue;
314         if( !saveAll &&
315             ( ! (varGetvm(vi.vnr) & V_EEP)
316               || CvarShortname[vi.vnr] & 0x8000 ) )
317             continue;
318         pc = ioff2a( vi.vnr, buf, LANG_VAR_NAMES, 0
319         *pc++ = ';';
320         varGetinfo( &vi, vi.vnr );
321         vi.lang = LANG_ENGLISH; // only english
322         pc = vi.fout( &vi, pc ); // output value
323
324         if( !saveAll )
325             { *pc++ = ';';
326             *pc++ = CvarShortname[ vi.vnr ] & 0x80
327         }
328     }
329     // write min/max values that the user can enter
330 }
```

Console Problems Progress Memory Profile

No operations to display at this time.

```
ldc++ = C:\WINDOWS\system32\cmd.exe /c ldc++
ldc++ = . . .
```

Prototyping

Embedded software

Expertise

Het ontwerpen van elektronica en embedded software zit in het DNA van Techlayer. Met diepgaande kennis passen we verschillende technieken toe, met brede kennis wordt een optimaal systeemontwerp gemaakt. Techlayer heeft ruime ervaring in de consumenten-, industriële- en medische sector.

Techlayer luistert naar de klant. Gezamenlijk worden duidelijke afspraken gemaakt en vastgelegd. Kritisch meedenken in het ontwikkelproces om samen tot een goed eindresultaat te komen.

Bij een opgeleverd product hoort goede documentatie. Daardoor bent u als klant achteraf niet afhankelijk van Techlayer. Natuurlijk wordt er support gegeven zodra dit wenselijk is. Techlayer heeft ervaring in wat er allemaal komt kijken bij het ontwikkelen van een product. Welke normen moeten worden toegepast en is certificatie aan de orde.

Techlayer levert van design files tot aan het geteste eindproduct.

Diensten

- Schema ontwerp
- PCB lay-out
- Embedded software
- FPGA ontwerp
- Prototyping
- Test tools
- Haalbaarheidsstudie
- Leveren van geassembleerde printen
- Testen van geassembleerde printen

Hebben we uw interesse gewekt!

Neem dan contact met ons op. Techlayer komt graag op bezoek om meer over onze mogelijkheden te vertellen.

Portfolio

Bij elk project staat een opsomming van de blokken die door Techlayer ontworpen en geïmplementeerd zijn. Voor deze projecten heeft Techlayer de elektronica, PCB lay-out en embedded software ontworpen, gekwalificeerd en gedocumenteerd.

Post- en bezoekadres:
Leeuwerweg 15
5962 NT Melderslo

T +31 (0)77 - 770 33 43
E info@techlayer.nl
I www.techlayer.nl

Techlayer staat voor

- Professioneel
- Technisch innovatief
- Duurzaam
- Kwaliteit
- Flexibel
- Persoonlijk
- Concurrerende tarieven

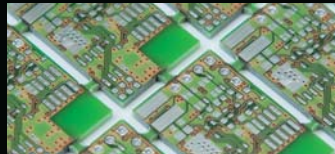


Sealers

Het verpakken van medische instrumenten voordat deze worden gesteriliseerd.

Het sealproces wordt volledig gemonitord, alle gesealde instrumenten zijn traceerbaar.

- Brushless-, DC- en stappenmotor
- Interne printer
- Temperatuur-, snelheids-, positie- en drukregeling
- Touchscreen met custom GUI
- Bootloader
- USB en ethernet



Zigbee led driver

Draadloos 4 kanalen apart van elkaar dimmen. Met smartphone, tablet of pc kunnen lichtscènes geactiveerd worden.

- 4 kanaals led driver
- RF ontwerp
- Zigbee protocol



Accupack

Hoge capaciteit energie beschikbaar op locaties waar geen netstroom is.

Accupacks kunnen in bedrijf vonkloos gestapeld en gewisseld worden.

- Schakelen van hoge vermogens (48V, 77Arms / 125Apk)
- Beveiliging
- Batterij management
- User interface



Test tool

Programmeren en testen van PCB assemblies. Test tool werkt stand alone en geeft d.m.v. een touchscreen instructies en een duidelijk testrapport.

- Mechanisch ontwerp voor snel wisselen van DUT
- Elektronische belasting die randapparatuur nabootst
- Touchscreen met custom GUI
- Bootloader
- Programmer

